**Configurare registre MIPS32 Pipeline – varianta 2**

Se introduc pe coloane numele utilizate în codul VHDL pentru semnalele de date și control implementate ca registre, pe categorii. În paranteză se introduce dimensiunea în biți.

| **IF/ID** | **ID/EX** | **EX/MEM** | **MEM/WB** |
| --- | --- | --- | --- |
| Instruction\_IF\_ID (32) | RegDst\_ID\_EX (1) | Branch\_EX\_MEM (1) | RegWrite\_MEM\_WB (1) |
| PCp4\_IF\_ID (32) | ALUSrc\_ID\_EX (1) | MemWrite\_EX\_MEM (1) | MemtoReg\_MEM\_WB (1) |
|  | Branch\_ID\_EX (1) | MemtoReg\_EX\_MEM (1) | ALURes\_MEM\_WB (32) |
|  | Br\_GTZ\_ID\_EX (1) | RegWrite\_EX\_MEM (1) | MemData\_MEM\_WB (32) |
|  | ALUOp\_ID\_EX (3) | zero\_EX\_MEM (1) | WA\_MEM\_WB (5) |
|  | MemWrite\_ID\_EX (1) | gtz\_EX\_MEM (1) |  |
|  | MemtoReg\_ID\_EX (1) | badd\_EX\_MEM (32) |  |
|  | RegWrite\_ID\_EX (1) | ALURes\_EX\_MEM (32) |  |
|  | RD1\_ID\_EX (32) | WA\_EX\_MEM (5) |  |
|  | RD2\_ID\_EX (32) | RD2\_EX\_MEM (32) |  |
|  | Ext\_Imm\_ID\_EX (32) |  |  |
|  | func\_ID\_EX (6) |  |  |
|  | sa\_ID\_EX (5) |  |  |
|  | rd\_ID\_EX (5) |  |  |
|  | rt\_ID\_EX (5) |  |  |
|  | PCp4\_ID\_EX (32) |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |

URL: <https://drive.google.com/file/d/1Yw18tfjFjo-v897vVpd8KNGnpx5U8i9n/view?usp=sharing>